



Inventando el futuro de los dispositivos electrónicos desde Granada

28/09/2016

Presentada en la UGR la placa FPGA ICEZum Alhambra

El futuro de la electrónica pasa por la creación de herramientas libres que permitan a cualquier persona con conocimientos crear sus propios dispositivos electrónicos rápida y eficientemente sin necesidad de tener que adquirir herramientas de una empresa; estos dispositivos electrónicos se pueden diseñar e “imprimir” sobre las llamadas FPGAs (Field Programmable Gate Array).

El doctor en Ingeniería y antiguo director de BQ Labs, Juan González, ha presentado en exclusiva, en una charla organizada por la Oficina de Software Libre de la **Universidad de Granada**, la placa FPGA ICEZum Alhambra versión 1.1. El nombre Alhambra viene de que el diseñador principal de la placa, el ingeniero Eladio Delgado, vive en Pinos del Valle, con lo que esta nueva placa FPGA libre llevará nuestro monumento y la ciudad de Granada a todo el mundo tecnológico.

Durante la charla, Juan González, conocido como Obijuan por su canal de YouTube donde explica temas relacionados con la electrónica y la impresión en 3D, aparte del software libre, ha expuesto todas las posibilidades de este prototipo, que se comenzará a fabricar en breve tras una iniciativa de Crowdsourcing. Entre estas posibilidades, aparte de las que presenta en la enseñanza de la electrónica, está la posibilidad de crear controladores muy simples y eficientes para robots y también la recreación de procesadores “tradicionales”, como el procesador que llevó el Apolo XI a la luna y en el que está trabajando en este momento.

Desde una ciudad y monumento patrimonio de la Humanidad, Juan González ha mostrado las posibilidades que abren estas nuevas herramientas en la conservación del patrimonio tecnológico, porque permiten crear ficheros que se pueden convertir



en dispositivos electrónicos reales simplemente mediante un proceso similar a la impresión o a la descarga de un app en un móvil, por lo que dispositivos como el procesador del Apolo o procesadores que usamos hoy en día y que dejarán de fabricarse podrán usarse, en el futuro, para la enseñanza o el desarrollo de nuevos dispositivos, siempre de forma libre.

El hecho de que Juan González haya elegido nuestra ciudad y la Escuela Técnica Superior de Ingenierías Informática y de Telecomunicación para esta presentación del prototipo en primicia cimenta, una vez más, la imagen de Granda como referente en el software libre a nivel nacional, lograda a través del trabajo, durante los últimos ocho años, de la Oficina de Software Libre de la Universidad, integrada ahora en la Delegación de la Rectora para la Universidad Digital.